

**Стребков Н.В.**  
*студент магистратуры*  
**2 курс, Юридический институт**  
**НИУ «БелГУ»**  
**Россия, г. Белгород**

## **ПОНЯТИЕ И УСЛОВИЯ ОХРАНЫ ТОПОЛОГИИ ИНТЕГРАЛЬНОЙ МИКРОСХЕМЫ**

***Аннотация:** Статья посвящена анализу понятия топологии интегральной микросхемы. Рассмотрены условия предоставления ей охраны. Изучены некоторые проблемные вопросы оригинальности топологии интегральной микросхемы. В ходе работы также были рассмотрены объекты, не подлежащие правовой охране в рамках положений о топологиях интегральных микросхем.*

***Ключевые слова:** интеллектуальная собственность, топология интегральной микросхемы, условия охраноспособности.*

***Annotation:** The article is devoted to the analysis of the concept of integrated circuit topology. The conditions for granting her protection are considered. Some problematic issues of the originality of the integrated circuit topology are studied. In the course of the work, objects that are not subject to legal protection under the provisions on integrated circuit topologies were also considered.*

***Key words:** intellectual property, integrated circuit topology, protection conditions.*

Интегральная микросхема является составной частью множества различных технических изделий, повсеместно используемых в нашей действительности. В связи с чем разработка топологий интегральных микросхем является имеет большое значение как для деятельности коммерческих организаций, так и для общества в целом, улучшая

возможности различных технических изделий и позволяя организациям извлекать из такого факта существенную прибыль.

Из вышесказанного возникает необходимость в эффективном правовом регулировании положения топологий интегральных микросхем. Первостепенное значение имеет определение понятия топологии интегральной микросхемы и условия предоставления ей правовой охраны.

В соответствии с пунктом 1 статьи 1448 Гражданского кодекса Российской Федерации топологией интегральной микросхемы является зафиксированное на материальном носителе пространственно-геометрическое расположение совокупности элементов интегральной микросхемы и связей между ними. При этом интегральной микросхемой является микроэлектронное изделие окончательной или промежуточной формы, которое предназначено для выполнения функций электронной схемы, элементы и связи которого нераздельно сформированы в объеме и (или) на поверхности материала, на основе которого изготовлено такое изделие.<sup>1</sup>

Следует указать, что использование в данном случае указания на фиксацию на материальном носителе в качестве признака, характеризующего сущность данного термина не является в полной мере оправданным.<sup>2</sup> Поскольку осуществление охраны происходит именно в отношении особого расположения элементов интегральной микросхемы и связей между ними, независимо от формы выражения. Да, выражение в материальной форме является необходимым для предоставления охраны, поскольку невыраженная в каком-либо виде топология является лишь идеей, которую еще предстоит воплотить.

Таким образом, фиксация на материальном носителе является необходимым условием предоставления охраны топологии интегральной микросхемы, в каком качестве и должна рассматриваться.

---

<sup>1</sup> Гражданский кодекс Российской Федерации (часть четвертая): от 18 декабря 2006 № 230-ФЗ (ред. от 30.04.2021) // Собрание законодательства РФ. 2006. № 52 (ч. 1). Ст. 5496.

<sup>2</sup> Гаврилов Э.П. Понятие топологии интегральной микросхемы // Патенты и лицензии. 2008. № 5. С. 2-5.

В качестве критерия предоставления правовой защиты топологии интегральной микросхемы гражданским законодательством предусматривается ее оригинальность, которая подразумевает творческий характер деятельности автора, а также ее неизвестность для автора и (или) для специалистов в области разработки топологий на дату ее создания.

В данном случае сомнительной является допущение использования союза «или». Использование союза «и» отражает новизну топологии интегральной микросхемы как для самого автора, так и для иных лиц, занимающихся разработкой топологий. Но с союзом «или» совершенно другая ситуация. В таком случае, можно считать, что охрана предоставляется и в том случае, когда топология известна для самого автора, или же для специалистов в области разработки. Обе данные ситуации смотрятся весьма странно, поскольку первая фактически говорит об отсутствии творческого характера деятельности автора и присвоении им еще не обнародованного творения другого лица, вторая же ситуация допускает признание прав на топологию уже известную общественности, но вновь самостоятельно созданную автором, не знающим о ее существовании. Обе эти ситуации недопустимы, в силу их разрушительного воздействия на научный прогресс данной области, и в некоторых случаях противоправный характер.

В результате чего, основываясь на вышесказанном можно говорить об ошибочности использования союза «или» в рассматриваемом положении.

Отметим, что в законодательстве некоторых стран для характеристики оригинальности топологии интегральных микросхем используется положение о ее неизвестности в полупроводниковой промышленности. Такой критерий является более широким в сравнении с используемым в российском гражданском законодательстве указанием на специалистов в области разработки и включает также и специалистов в области изготовления топологий.<sup>1</sup>

---

<sup>1</sup> Еременко В.И. Понятие топологии интегральной микросхемы и исключительное право на топологию // Изобретательство. 2010. Т. 10. № 8. С. 1-14.

Укажем о наличии презумпция оригинальности топологии, то есть она считается оригинальной, пока не доказано обратное. Данное положение направлено на защиту прав добросовестных авторов топологий интегральных микросхем, исключение необходимости в доказывании оригинальности своего творения, подразумевает что именно иные лица должны подтвердить неоригинальность топологии. Такое отсутствие необходимости доказывания упрощает и процедуру регистрации для государства, что также и удешевляет данный процесс для участников данного процесса.

В абзаце 2 пункте 2 статьи 1448 ГК РФ указывается, что топологии интегральной микросхемы, состоящей из элементов, которые известны специалистам в области разработки топологий интегральных микросхем на дату ее создания, предоставляется правовая охрана, если пространственно-геометрическое расположение совокупности таких элементов и связей между ними в целом отвечает требованию оригинальности.

Такое положение обуславливается спецификой разработки топологий интегральных микросхем, в силу которой одна интегральная микросхема может содержать миллионы элементов, многие из которых не разрабатываются автором самостоятельно. В таком случае их особое расположение, установление разнообразных связей между ними является результатом творческой деятельности, топологией, имеющей свойства отличные от ныне существующих.

В статье 1448 Гражданского кодекса Российской Федерации также указывается, что не подлежат защите идеи, способы, системы, технология, закодированная информация, воплощенные в топологии. И это вполне обосновано, поскольку в рамках положений о топологиях защищаются именно топологии, воплощенные на материальном носителе, то есть конечная их форма. В то время как идея может не иметь своего воплощения, а способы, системы, технология используются при ее производстве, закодированная информация и вовсе остаются тайной для третьих лиц. Однако данные

объекты могут подлежать защите иными способами, например, положениями авторского, патентного права или права на промышленный образец.

#### **Использованные источники:**

1. Гражданский кодекс Российской Федерации (часть четвертая): от 18 дек. 2006 № 230-ФЗ (ред. от 30.04.2021) // Собрание законодательства РФ. 2006. – № 52 (ч. 1). – Ст. 5496.
2. Гаврилов, Э.П. Понятие топологии интегральной микросхемы / Э.П. Гаврилов // Патенты и лицензии. – 2008. – № 5. – С. 2-5.
3. Еременко, В.И. Государственная регистрация топологии интегральной микросхемы и передача исключительного права на топологию / В.И. Еременко // Изобретательство. – 2010. – Т. 10. – № 7. – С. 1-10.